微纳电子学院CMOS平台建设青年科研专项申报方案

CMOS工艺平台建设是实现微纳电子学院快速成长的关键，而平台建设迫切需要以集团军形式组成支持平台建设的专项科研团队。为更好地整合学院老师的科研资源，激发青年教师的科研积极性，形成围绕CMOS芯片技术的团队力量，以实现学院“国内领先，国际先进”的建设目标，学院拟设立CMOS平台建设青年科研专项（以下简称“青年专项”）。具体申报方案如下。

一、研究方向

青年专项重点支持围绕CMOS工艺平台建设的技术领域, 兼顾前沿科研领域和学科交叉领域，包括但不限于：

（一）12吋55纳米CMOS基准技术（Baseline）关键工艺开发，包括光刻、薄膜、刻蚀等工艺模块。

（二）国内领先芯片技术及成套工艺研发，包括嵌入式处理器、嵌入式Flash、功率芯片、生物医疗芯片等。

（三）开展集成电路技术相关的前沿科研领域和学科交叉领域，尤其是后摩尔时代引领未来产业发展趋势的原创性研究，推进CMOS芯片的技术迭代，聚焦基于新工艺、新材料、新结构、异质集成、Chiplet等先进迭代技术的研发。

（四）其他有助于CMOS工艺平台建设的相关技术等。

二、申请对象

申请对象原则上为微纳电子学院35周岁以下青年教师（包括新引进人才）。

三、资助额度及年限

通过青年专项评审的项目，每年获得40-60万元资助（具体额度根据申报项目的实际需求确定），年度考核优秀者可连续获得三年资助。

四、评审及考核

青年专项设专项评审委员会，由吴汉明院士担任评审委员会主席，成员由本领域专家组成。专项评审委员会负责项目立项评审及年度考核等工作。

（一）评审

符合条件的申请人提交项目计划任务书后，由专项评审委员会进行评审，评审通过者获得资助。

（二）考核

专项评审委员会对资助项目每年进行一次年度考核。项目考核指标参照学院五年规划的科研指标部分，具体考核指标由专项评审委员会确定。